

产品简介

AnD8240自适应PMIC采用AnDAPT AmP™ 先进技术，该技术由完全灵活的数字结构和高性能模拟单元组成。AnD8240由两个可配置的 6A 同步降压稳压器和四个大电流 LDO组成。AnD8240经过全面测试，可以在设计中使用。AnD8240降压稳压器采用电压模式控制。AnD8240还具有集成的定序器和4个附加的辅助LDO。用户可以使用电阻器或WebAdapter™在线工具修改输出电压和电源轨排序。定序器具有基于定时延迟或Power-good信号的功能。适应性强的PMIC提供最快的原型开发和上市时间，同时提供一流的性能和灵活性。WebAmP™软件工具库中提供了AnD8240设计，以实现完全自定义功能。通过将多个电源轨集成到单个芯片设计中，自适应PMIC经过优化，可为高端处理器供电。

功能

- 两个6A 同步降压稳压器
- PV_{IN} : 4.75V 至14V, V_{OUT} : 0.7V 至5.0V
- 571 kHz 开关频率
- 综合 30mΩ MOSFET
- 保护: UVLO, OCP, OVP, OTP
- 四个 1A LDO (V_{OUT} : 0.6V 至 3.3V)
- 4 个辅助性 LDO : 1.2V, 1.8V, 2.5V, 3.3V
内部输入电压 4.75V, 或外部 5V
高达 200mA 的输出电流
- 可调节的输出电压, 分辨率为 2.4 mV
- 1% 的负载调节
- 效率高达 95%
- Power-good 标志输出和启用输入
- 软启动/停止、排序、预偏置启动
- -40°C 至+125°C 操作结温
- 可以轻松的在 WebAdapter™ 升级成按需 PMIC

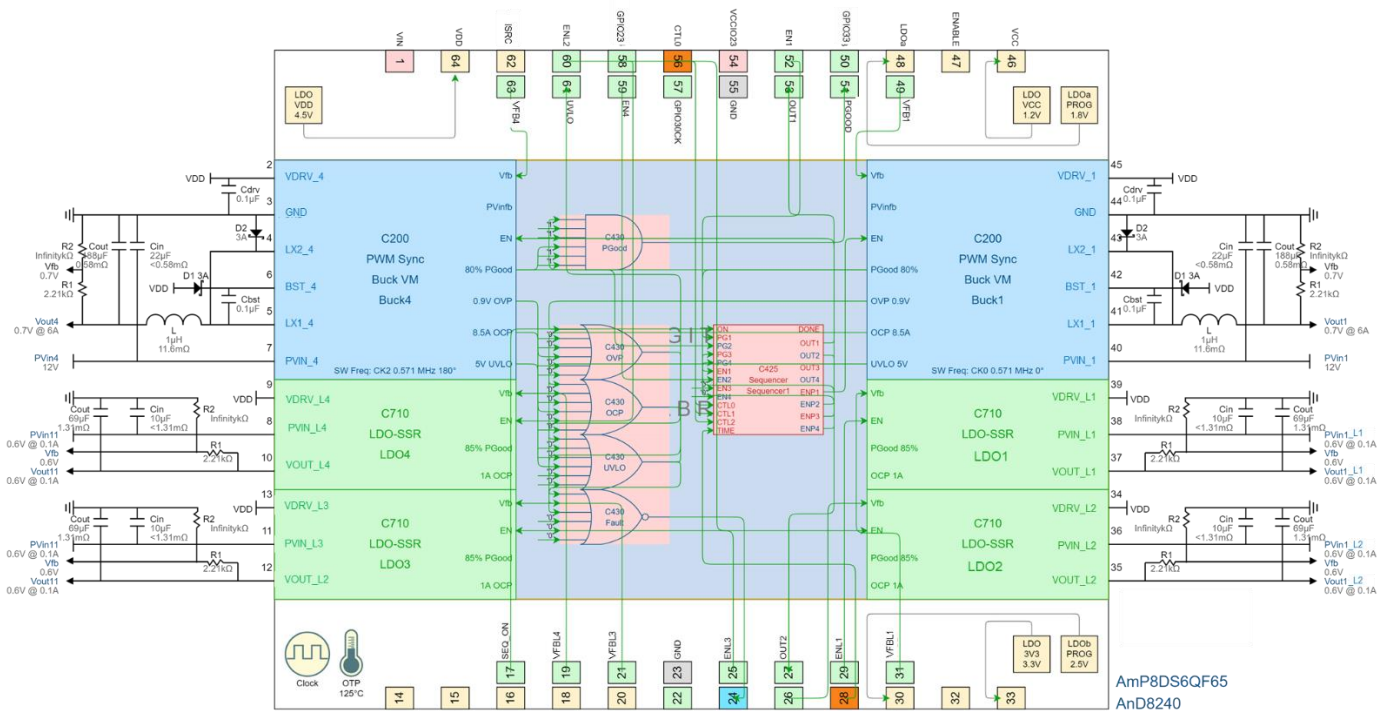
应用

- 管理按需电源, 综合多轨电源
- 发动服务器、处理器、内存、存储、网络开关和路由器平台
- 发动 FPGA、处理器、SSD、为子系统提供电源控制和排序

产品详情

AnD8240 适应性PMIC由四个可定制的同步降压稳压器、可定制的控制和状态引脚组成，包括启用输入、自选的Power-good输出和自选的输出标志，以便在系统触发过压(OVP)、过流(OCP)或欠压锁定(UVLO)条件时发出信号。它也拥有四个大电流 LDO。

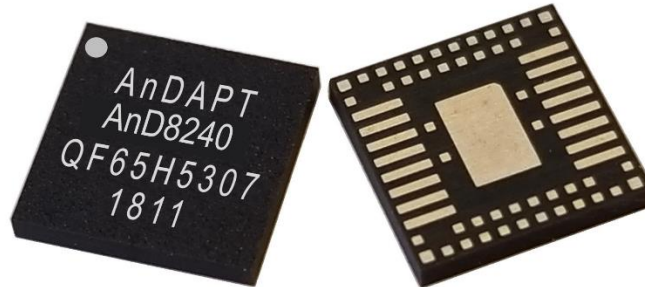
双路降压 WebAmP 设计图



订购信息

| 零件编号 | 包装 | 说明 | 供应 |
|-------------|------|-------------|----|
| AnD8240QF65 | QF65 | 多轨双路降压 PMIC | 现货 |

封装标识示例 – QF65



封装引脚

俯视图

TOP VIEW

